

ГОСУДАРСТВЕННОЕ ОБРАЗОВАТЕЛЬНОЕ УЧРЕЖДЕНИЕ
ВЫСШЕГО ПРОФЕССИОНАЛЬНОГО ОБРАЗОВАНИЯ
«ВОРОНЕЖСКИЙ ГОСУДАРСТВЕННЫЙ
ПЕДАГОГИЧЕСКИЙ УНИВЕРСИТЕТ»

А.А. Насонов

ИЗУЧЕНИЕ БИПОЛЯРНОГО ТРАНЗИСТОРА

*Учебно-методическое пособие
по курсу «Физическая электроника»
для студентов направления
«Физико-математическое образование,
профиль «Физика»*

ВОРОНЕЖ
ВГПУ
2009

УДК 53(045)
ББК 22.2
Н31

*Издано по решению
учебно-методического совета ВГПУ.
Протокол № 6 от 16.04.09 г.*

Рецензент
доцент кафедры общей физики *В.С. Еремин* (ВГПУ)

Насонов А.А.

Н31 Изучение биполярного транзистора : учебно-методическое пособие по курсу «Физическая электроника» для студентов направления «Физико-математическое образование», профиль «Физика» / А.А. Насонов. – Воронеж : ВГПУ, 2009. – 10 с.

Учебно-методическое знакомит с теоретическими основами принципа действия биполярного транзистора. Даётся описание практического проведения измерений и расчётов основных параметров биполярного транзистора.

УДК 53(045)
ББК 22.2

© Насонов А.А., 2009
© Редакционно-издательское оформление.
Воронежский госпединиверситет, 2009

Цель работы: ознакомиться с теоретическими основами принципа действия биполярного транзистора. Практически провести измерения и расчёты основных его параметров.

ТЕОРЕТИЧЕСКАЯ ЧАСТЬ

Биполярным транзистором называется полупроводниковый прибор с двумя р-п переходами. Основным материалом для изготовления является кремний (реже германий).

В качестве примесей для создания р-типа проводимости используют 3-х валентные элементы индий, бор, галлий. Для п-типа проводимости используют 5-и валентные элементы мышьяк, фосфор, сурьму.

Транзисторы применяются для усиления тока, напряжения, мощности, генерирования колебаний, а так же как электронные переключатели. Они так же являются основным элементом аналоговых и цифровых микросхем.

Все транзисторы различают по структуре на р-п-р и п-р-п типа. Так же они разделяются по мощности-малой, средней, высокой, частоте усиливаемых сигналов – низкой, средней, высокой, уровню шума и.т.д.

В промышленности используют различные технологические методы изготовления – сплавление, диффузия, эпитаксия. Обозначение транзисторов разной структуры и направление токов в нем изображении на рисунке 1.

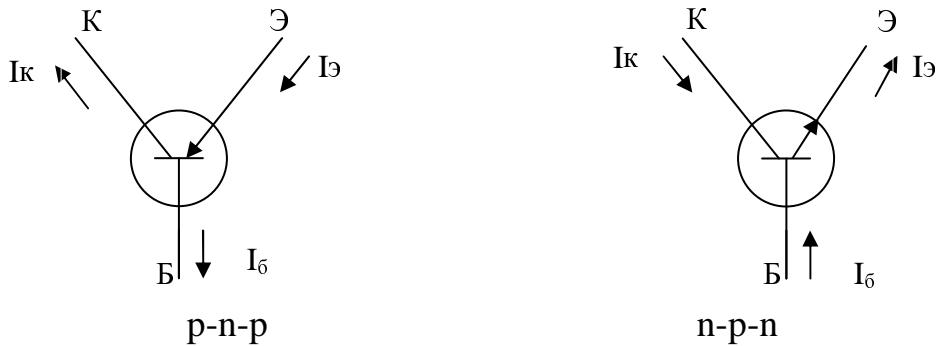


Рисунок 1. Устройство биполярного транзистора

Рассмотрим транзистор, например, р-п-р-структурь.

В слабо легированной пластине монокристалла кремния толщиной 0,15–0,2 мм с проводимостью п-типа с обеих сторон созданы слои с проводимостью р-типа и их объем значительно больше.

Причем концентрация основных носителей в этих областях так же значительно выше чем в области п-типа $N_p \gg N_n$

Средняя часть называется базой (п-тип) а, крайние р-области эмиттер и коллектор. Концентрация дырок в эмиттере несколько больше чем в коллекторе $P_e > P_k$.

Таким образом, в транзисторе образованы два р-п-перехода – эмиттерный (эмиттер-база) и коллекторный (коллектор-база)

Входная цель транзистора – это эмиттерный переход, а выходная – коллекторный. Принцип работы транзистора основан на управлении токами за счет изменения напряжения на р-п переходах.

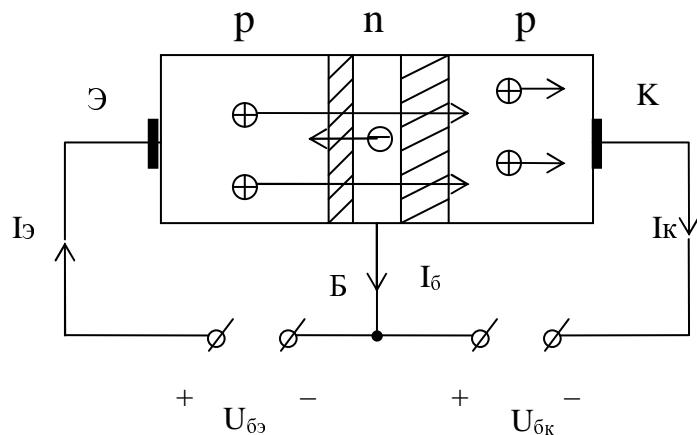


Рисунок 2

При подключении внешнего источника напряжения плюсом к эмиттеру, а минусом к базе, этот переход будет открыт для основных носителей.

Из области эмиттера дырки будут инжектироваться в базу, где они частично рекомбинируют с электронами.

Так как концентрация дырок много больше концентрации электронов, то большая часть дырок не рекомбинирует ($P_E \gg n_b$).

Коллекторный переход будет открыт подачей напряжения от другого источника с противоположной полярностью. Этот переход будет закрыт для основных носителей – дырок коллектора и электронов базы.

Дырки эмиттера, попавшие в базу, окажутся в ней неосновными носителями.

Поэтому электрическое поле закрытого коллекторного перехода будет для них ускоряющим, т.е. р-п переход для них открыт.

Таким образом, дырки проходят через транзистор создавая протекающий ток. Для эффективного сбора основных носителей площадь коллектора делается значительно больше эмиттера.

Уравнение токов для транзистора: $I_e = I_b + I_k$ (рис. 1).

Так $I_b \ll I_e, I_k$, следовательно, $I_e \approx I_k$. Если отключить источник напряжения база-эмиттер ($U_{бЭ}$), то в коллекторной цепи будет протекать незначительный ток неосновных носителей $I_{ко}$ – обратный (тепловой) ток коллектора.

Для оценки соотношения токов существует дифференциальный коэффициент передачи тока эмиттера: $\alpha = \frac{\Delta I_k}{\Delta I_e}, U_{кЭ} = \text{const}$ (1).

Так как $I_e > I_k$, $\alpha < 1$. Обычно его величина составляет $\alpha \approx 0,95 \div 0,99$.

Усилительные возможности транзистора обычно оцениваются дифференциальным коэффициентом передачи тока базы: $\beta = \frac{\Delta I_k}{\Delta I_e}, U_{кЭ} = \text{const}$. (2).

Так как $I_b \ll I_k$, то величина β составляет десятки и сотни. Между этими коэффициентами существует связь: $\beta = \frac{1}{1-\alpha}$ (3).

Способы включения транзистора

Транзисторы в электрическую цепь включаются так, что один его электрод является входным, второй – выходным, а третий подключается к общему проводу.

Отсюда следуют названия схем включения:

С общей базой (ОБ), общим эмиттером (ОЭ), общим коллектором (ОК)

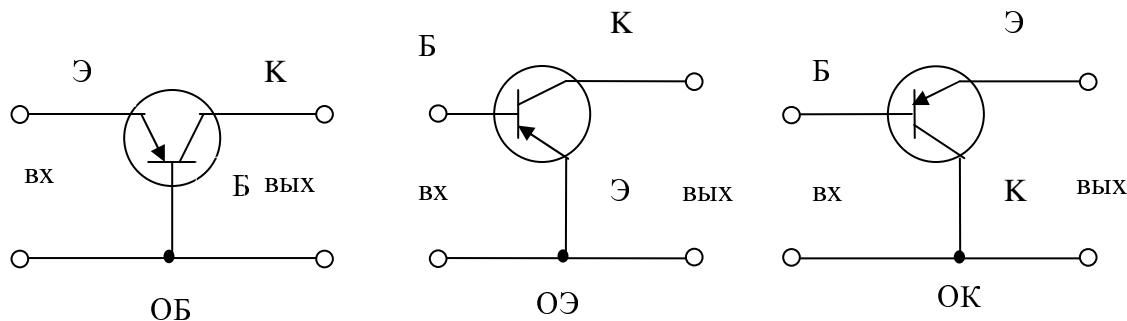


Рисунок 3

Каждая из этих схем обладает набором входных и выходных параметров.

Схема ОБ - входные параметры $I_{\text{вх}}$, $U_{\text{бвх}}$
выходные параметры $I_{\text{вых}}$, $U_{\text{квых}}$

Схема ОЭ - входные параметры $I_{\text{вх}}$, $U_{\text{бвх}}$
выходные параметры $I_{\text{вых}}$, $U_{\text{квых}}$

Схема ОК - входные параметры $I_{\text{вх}}$, $U_{\text{бвх}}$
выходные параметры $I_{\text{вых}}$, $U_{\text{квых}}$

Вольт-амперные характеристики (ВАХ) также разделяются на входные и выходные. Так же существуют статические характеристики, снятые при постоянных токах и напряжениях и динамические, снятие при изменяющихся величинах токов и напряжений.

Для схемы с ОЭ статистические характеристики выглядят таким образом:

$I_{\text{вх}} = f(U_{\text{бвх}})$, $U_{\text{квых}} = \text{const}$ - входная характеристика.

$I_{\text{вых}} = f(U_{\text{квых}})$, $I_{\text{вх}} = \text{const}$ - выходная характеристика

$I_{\text{вых}} = f(I_{\text{вх}})$, $U_{\text{бвх}} = \text{const}$ - передаточная характеристика

Для расчёта электрических схем широко используются так называемые h -параметры. Для схемы ОЭ:

$h_{11} = \frac{U_{\text{бвх}}}{I_{\text{вх}}}$, $U_{\text{бвх}} = \text{const}$ -входное сопротивление при коротком замыкании на выходе.

$h_{12} = \frac{U_{\text{бвх}}}{I_{\text{вых}}}$, $I_{\text{вх}} = \text{const}$ -коэффициент внутренней обратной связи в режиме холостого хода.

$h_{21} = \frac{I_{\text{вых}}}{I_{\text{вх}}}$, $U_{\text{вых}} = \text{const}$ -коэффициент усиления тока в режиме короткого замыкания на выходе.

$h_{22} = \frac{I_{\text{вых}}}{U_{\text{бвх}}}$, $I_{\text{вх}} = \text{const}$ -выходная проводимость в режиме холостого хода на входе.

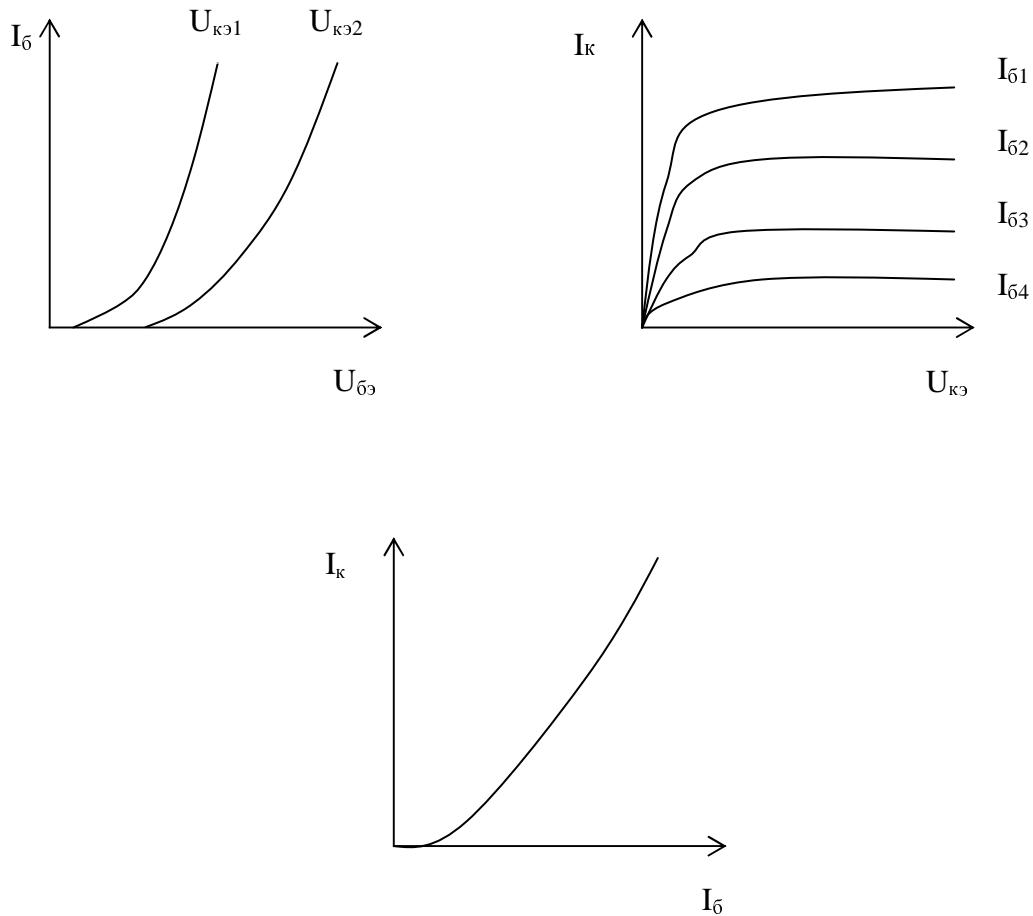


Рисунок 4

ПРАКТИЧЕСКАЯ ЧАСТЬ

Снятие входной характеристики $I_6 = f(U_{6e})$, $U_{ke} = \text{const}$ транзистора включенного по схеме с ОЭ.

1. Собрать схему по рисунку 5:

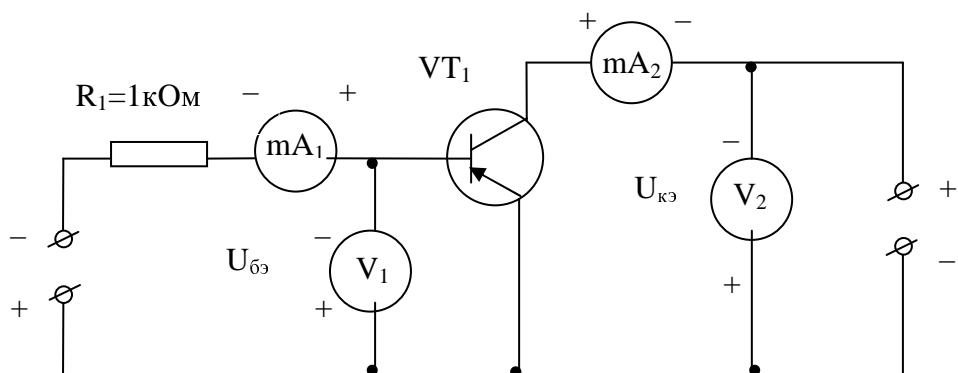


Рисунок 5

2. Установить пределы на приборах:

Вольтметр V_1 - 6В (цена деления-0,2В), вольтметр V_2 - 30В

Миллиамперт mA_1 - 3mA, миллиамперт mA_2 - 30mA.

3. Снять зависимость $I_b = f(U_{be})$ при $U_{be} = 1\text{В}$ и $U_{ce} = 2\text{В}$.

Строго следить за $U_{ce} = \text{const}$ – постоянно корректировать его изменения!

4. Результаты занести в таблицу 1.

Таблица 1

U_{be} В		0	0,1	0,2	0,3	0,4	0,5
$U_{ce1} = 1\text{В}$							
$U_{ce2} = 2\text{В}$	I_b мА						

5. Построить график $I_b = f(U_{be})$, $U_{ce} = \text{const}$.

6. Рассчитать:

$h_{11} = \frac{U_{be}}{I_b}$ и $h_{12} = \frac{U_{be}}{I_{ce}}$ используя графический метод на рисунке 6.

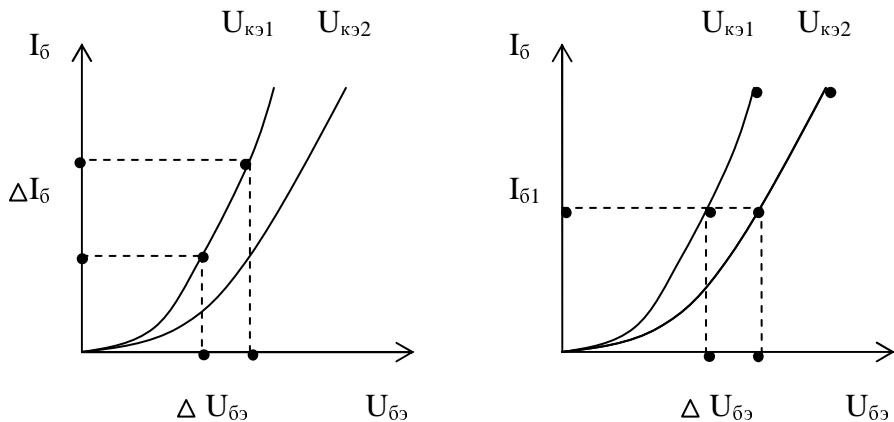


Рисунок 6

Снятие выходной характеристики $I_k = f(U_{ce})$, $I_b = \text{const}$ транзистора включенного по схеме с ОЭ

1. Установить значение I_b , регулируя напряжение U_{be} , а затем значение U_{ce} . При любых регулировках **строго следить за $I_b = \text{const}$ и потом корректировать U_{ce} !**

2. Изменяя U_{ce} , измерить I_k и результаты занести в таблицу 2.

Таблица 2

U_{ce} В		0	1	2	3	4	5	6	7	8
$I_{b1} = 0,1$ мА										
$I_{b2} = 0,3$ мА										
$I_{b3} = 0,5$ мА	I_k мА									

3. По результатам из таблицы 2 построить семейство выходных характеристик $I_k = f(U_{ce})$, $I_b = \text{const}$.

4. Рассчитать параметры: $h_{21} = \frac{I_k}{I_b}$, $U_{ce} = \text{const}$ и $h_{22} = \frac{I_k}{U_{ce}}$, $I_b = \text{const}$.

Используя графический метод (рис. 7):

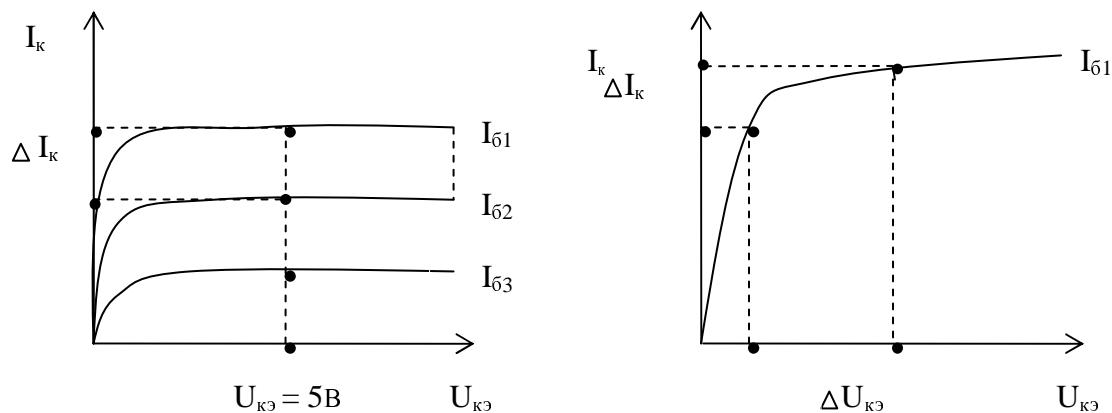


Рисунок 7

Снятие передаточной характеристики $I_k = f(I_b)$, $U_{k\ominus} = \text{const}$ транзистора включенного по схеме с ОЭ.

1. Установить некоторое значение $U_{b\ominus}$ и соответственно ток I_b установить $U_{k\ominus} = 10V$.
2. Изменяя $U_{b\ominus}$ и ток I_b в соответствии с таблицей 3 измерить и записать значения тока I_k .

Строго следить и корректировать $U_{k\ominus} = 10 V$!

3. По данным измерий построить зависимость $I_b = f(I_k)$, $U_{k\ominus} = \text{const}$ и рассчитать коэффициент $\beta = \frac{\Delta I_k}{\Delta I_b}$, сравнить его значение с h_{21} .

Для расчета выбирается средняя линейная часть графика:

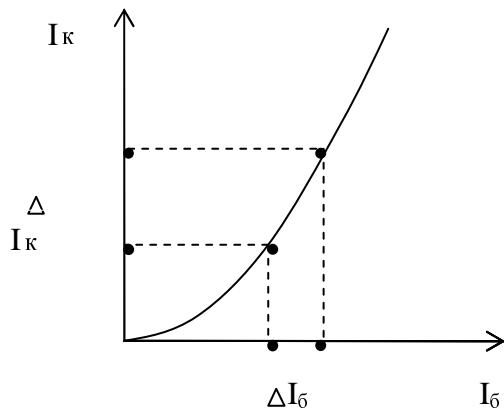


Рисунок 8

Таблица 3

$U_{k\ominus} = 10 V$	I_b mA	0	0,1	0,2	0,3	0,4	0,5
	I_k mA						

3. Выключить питание схемы.

Измерение обратного тока коллектора I_{ko}

1. Установите предел измерения миллиамперметра mA_1 (I_k) на 3_{mA} (цена деления $0,1_{mA}$).
2. Отключить источник питания $U_{b\ominus}$.
3. Включить питание $U_{k\ominus} = 10 V$.
4. Измерить I_{ko} и записать его значение.

КОНТРОЛЬНЫЕ ВОПРОСЫ

1. Конструкция и структура биополярного транзистора.
2. Принцип действия биополярного транзистора.
3. Схемы включения транзистора и их свойства.
4. Понятие о входных и выходных параметрах.
5. Определение h-параметров в схеме с ОЭ.
6. Как определяются коэффициенты α и β ?
7. Какие основные режимы работы транзистора существуют? Их характеристика и применение.
8. Определение обратного тока коллектора и его влияние на параметры транзистора.

СПИСОК ЛИТЕРАТУРЫ

1. Гершензон Е.М. Радиотехника / Е.М. Гершензон, Г.Д. Полянина, Н.В. Соина. – М.: Просвещение, 1986.
2. Степаненко И.П.. Основы микроэлектроники / И.П. Степаненко. – М.: Лаборатория Базовых Знаний, 2004.
3. Харченко В.М. Основы автоматики и электронно-вычислительной техники / В.М. Харченко. – М.: Просвещение, 1991.

Учебное издание

НАСОНОВ Алексей Альбертович

ИЗУЧЕНИЕ БИПОЛЯРНОГО ТРАНЗИСТОРА

*Учебно-методическое пособие
по курсу «Физическая электроника»
для студентов направления
«Физико-математическое образование»,
профиль «Физика»*

Изготовление оригинала-макета: *Ю.С. Топоркова*

Подписано в печать 30.10.2009. Формат 60×84¹/₁₆. Бумага офсетная.
Печать трафаретная. Гарнитура «Таймс». Усл. печ. л. 0,6. Уч.-изд. л. 0,58.
Заказ 300. Тираж 15 экз.

Воронежский госпединиверситет.
Отпечатано в типографии университета.
394043, г. Воронеж, ул. Ленина, 86.